



DEMANDE INTERNATIONALE PUBLIEE EN VERTU DU TRAITE DE COOPERATION EN MATIERE DE BREVETS (PCT)

(51) Classification internationale des brevets ⁷ : G06F 12/14		A1	(11) Numéro de publication internationale: WO 00/31645 (43) Date de publication internationale: 2 juin 2000 (02.06.00)
<p>(21) Numéro de la demande internationale: PCT/FR99/02882</p> <p>(22) Date de dépôt international: 23 novembre 1999 (23.11.99)</p> <p>(30) Données relatives à la priorité: 98/14774 24 novembre 1998 (24.11.98) FR</p> <p>(71) Déposants (<i>pour tous les Etats désignés sauf US</i>): SE-CAP [FR/FR]; 21, quai Alphonse Le Gallo, F-92100 Boulogne-Billancourt (FR). ASCOM AUTELCA AG [CH/CH]; Brunnenstrasse 66, CH-3018 Bern-Bumpliz (CH).</p> <p>(72) Inventeurs; et</p> <p>(75) Inventeurs/Déposants (<i>US seulement</i>): DERY, Jean-Marc [FR/FR]; 2, rue Liouville, F-92600 Asnières (FR). L'HOTE, Frédéric [FR/FR]; 5, square Jean Thébaud, F-75015 Paris (FR).</p> <p>(74) Mandataire: RINUO, SANTARELLI; 14, avenue de la Grande Armée, Boîte postale 237, F-75822 Paris Cedex 17 (FR).</p>		<p>(81) Etats désignés: CA, US, brevet européen (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).</p> <p>Publiée <i>Avec rapport de recherche internationale.</i></p>	
<p>(54) Title: <u>METHOD AND DEVICE FOR PROTECTION AGAINST ACCESS TO A MEMORY AND FRANKING MACHINE USING SAME</u></p> <p>(54) Titre: <u>DISPOSITIF ET PROCEDE DE PROTECTION CONTRE UN ACCES A UNE MEMOIRE ET MACHINE A AFFRANCHIR LES METTANT EN OEUVRE</u></p> <p>(57) Abstract</p> <p>The invention concerns a method for protecting data in a device comprising a microprocessor having at least a debug register. The invention is characterised in that the method comprises an operation which consists in assigning a debug register to the data to be protected (301). Preferably, the inventive method comprises, for each break triggered by a debug register assigned to protected data, an operation for verifying (302, 303) validity of access.</p> <p>(57) Abrégé</p> <p>Le procédé de l'invention s'applique à la protection de données dans un dispositif comportant un microprocesseur possédant au moins un point d'arrêt matériel. Selon l'invention, le procédé de l'invention comporte une opération d'affectation de point d'arrêt à des données à protéger (301). Préférentiellement, le procédé de l'invention comporte, à chaque arrêt déclenché par un point d'arrêt matériel affecté à une donnée protégée, une opération de vérification (302, 303) de validité de l'accès.</p>			
<pre> graph TD A[Accès à une donnée contrôlée (interruption)] --> B{Les registres de contrôle sont-ils programmés correctement ?} B -- NO non --> C[Appel du gestionnaire d'erreur] B -- OUI YES --> D{L'adresse de retour de l'interruption est-elle dans la zone autorisée du programme ?} D -- NO non --> C D -- OUI YES --> E[Fin de l'interruption. Retour au programme.] </pre> <p>301...ACCESS TO CONTROLLED INFORMATION (INTERRUPTION) 302...ARE THE CHECK REGISTERS PROPERLY PROGRAMMED? 303...IS RETURN ADDRESS OF THE INTERRUPTION IN THE AUTHORISED ZONE OF THE PROGRAMME? 304...END OF INTERRUPTION. RETURN TO PROGRAMME. 305...CALL FROM CALL/CANCEL CONTROL.</p>			